

■ 仕様

項目	仕様
CPU	RL78G13 : R5F100GAAFB#V0 (Renesas) ・メインクロック 20MHz ・サブクロック 32.768KHz ・FlashROM : 16KB ・データフラッシュ ROM : 4KB ・RAM : 2KB ・UART : 2ch(0,1) ・I2C : 2ch(20,21)*ch20 を使用する。 ・IO : 合計 : 44 本 (CMOS 入出力 : 34 本 (N-ch O.D. 入出力 [VDD 耐圧] : 11 本)、CMOS 入力 : 5 本、CMOS 出力 : 1 本, N-ch オープン・ドレイン入出力 [6V 耐圧] : 4 本) *但し、周辺機能として 44 本の内、11 本使用 (実質 : 33 本) ・オンチップデバック ・RTC : 1 (時計誤差補正レジスタあり) ・ウォッチドックタイマ : 1 ・8/10 ビット A/D コンバータ : 10ch *未使用 ・16 ビットタイマ : 8 ・外部割込み : 13 *但し、IO と兼用ピン。
メモリ	EEPROM : 128Kbit BR24G128F-3AGTE2(ローム)または相当品 スーパーキャパによるバックアップ。バックアップ時間 : ライト時 5ms
RTC	S-35390A-T8T1-U (SII) スーパーキャパによるバックアップ。バックアップ時間 : 1 時間
USB(PC) /UART IF	USB(PC) /UART(USB MEMORYBOARD) とのデータ送受信は CPU 内蔵 UART1 を使用して行う。 アナログ SW の切り替えで USB(PC) /UART(USB MEMORYBOARD) を切り替える。
IO I/F	外部電源出力 5V (ON,OFF 制御) +5V3A 出力 USB-UART 変換出力 ×1 USB2.0 準拠 (FULL/LOW SPEED)、USB シリアル変換 IC FT232RL (FTDI) ドライブ出力 ×3、オープンコネクタ出力 ×1 I/O 入力 ×3
モータドライブ IF	制御信号 4bit OUT : 2bit (正転、逆転)、IN : 2bit(リミット SW) 、電源 : 6V
ソレイド I/F	制御信号 1bit OUT : 1bit (ON、OF)、電源 : 6V
SW (タクトスイッチ)	IN : 1bit B3F-1000 (オムロン)、実装の高さ : 4.3mm
メイン電源 IF(AC アダプタ入力)	6V 入力 コネクタ S3B-XH-A(LF)(SN) (JST) 付属品 : AC アダプタ
動作温度	-10°C ~ +50°C
基板サイズ	100mm × 60mm t=1.6mm 2層



システムに挑戦する

アンドールシステムサポート株式会社

〒140-0004 東京都品川区南品川2-15-8

TEL:03-3450-8150 FAX:03-3450-8410

問合せ先.

<http://www.andor.jp>